

## CURRICULUM VITAE

### DATOS PERSONALES

Nombre: Alejandro de la Plaza

Dirección: Arenales 903 7A

Email: a.plaza@ieee.org

### EDUCACION

Master en Ciencias, Universidad de California, Berkeley, EEUU, 1978

Ingeniero Electromecánico, Universidad de Buenos Aires, 1974

### EXPERIENCIA LABORAL

1987 hasta la fecha: Profesor Titular ordinario, Facultad de Ingeniería, UBA  
Director del Laboratorio de Microelectrónica.

1987 hasta la fecha: Consultor de Ingeniería.

Trabajos de diseño de circuitos integrados realizados para las siguientes empresas:

AMD, Inc. Austin, Texas, EEUU

- Oscilador controlado por tensión de 5.6GHz para el procesador Athlon XP

ST Microelectronics, Inc. Longmont, Colorado, EEUU

- Canal de lectura para disco rígido, compensación de aspereza térmica.

Bridge Semiconductors, Pittsburg, Pennsylvania, EEUU

- Array de píxeles inteligentes para sensor de imagen.

Cadence Design Systems, Ltd. Bracknell, Reino Unido.

- Oscilador controlado por tensión para procesador de teletexto.

Dialog Semiconductors, GmbH, Stuttgart, Alemania

- Amplificador recortador para control de inyección de automotores

IMD, Inc. New Middlesex, Pennsylvania, EEUU.

- Codificador de voz a 14 kB/seg para etiqueta parlante.

VLSI-Technology, Inc. San Jose, California, EEUU

- Receptor en cuadratura para lector de código de barras inalámbrico.

Suni Microimaging, Inc, Sunnyvale, California, EEUU

- Sensor óptico y procesador para canal de lectura para DVD.

1982-1986 SGS Microelettronica, SpA, Agrate Brianza, Italia

Division circuitos MOS, Consultor de Ingeniería

1979-1982 Harris Semiconductors, Inc. Palm Bay, Florida, EEUU

Division Productos Avanzados, Ingeniero Principal

1977-1979 TRW-Vidar, Mountain View, California, EEUU

Ingeniero de diseño

## PUBLICACIONES

"A Tracking Switched-Capacitor Current Reference",  
IEE Proceedings on Circuits, Devices & Systems. Abril 1998.

"High Frequency Switched-Capacitor Filters",  
IEEE Journal of Solid-State Circuits, Junio 1986.

"Power-Supply Rejection in Differential Switched-Capacitor Filters",  
IEEE Journal of Solid-State Circuits, Diciembre 1984.

"Implementation of an Adaptive Balancing Hybrid",  
IEEE Transactions on Communications, Agosto 1980.

## PRESENTACION EN CONGRESOS

"Voltage Pump Based on Self-Clocked Cells", IEEE-Computer Society  
Annual Symposium on VLSI, Porto Allegre, Brasil, 2007

"Chip-Size" Antennas for Implantable Sensors and Smart Dust", IEEE-International  
Conference  
on Solid-State Sensors, Actuators and Microsystems, Seoul, Korea, Junio 9 2005.

"Elevador de tension integrado para circuitos CMOS N-Well", Conielecomp 2001,  
Universidad de las Americas, Puebla, Mexico. 2001

"Filtro a capacitancia conmutada con ganancia y decimacion gradual",  
Cuarto workshop IBERCHIP. Mar del Plata, 1998.

"Conversor AD Flash sin Autocero",  
Cuarto Workshop IBERCHIP. Mar del Plata, 1998.

"Hybrid with Automatic Selection of Balance Networks", IEEE International Symposium  
on Circuits and Systems, Chicago, Illinois, EEUU, 1981.

"An Electronic Hybrid with Adaptive Balancing", IEEE International Conference on  
Communications,  
Seattle, Washington, EEUU, 1980.

## PATENTES OTORGADAS

Todas las patentes fueron otorgadas por la Oficina de Patentes de EEUU.

No. 4,801,891 Differential amplifier utilizing MOS transistors of a single channel polarity

- No. 4,782,530 Non-recursive system for expanding the stereo base of stereophonic acoustic diffusion apparatus
- No. 4,749,956 Fully-differential operational amplifier for MOS integrated circuits
- No. 4,746,871 Differential switched capacitor integrator using a single integration capacitor
- No. 4,703,249 Stabilized current generator with single power supply, particularly for MOS integrated circuits
- No. 4,696,035 System for expanding the stereo base of stereophonic acoustic diffusion apparatus
- No. 4,695,751 Sampling-data integrator with commutated capacitance utilizing a unitary-gain amplifier
- No. 4,532,481 High voltage current mirror
- No. 4,275,270 Speech detector for use in an adaptive hybrid circuit

#### PREMIOS Y DISTINCIONES

"IEEE 1980 Price Paper Award", Institute of Electrical and Electronic Engineers (IEEE), Sociedad de Comunicaciones, por contribucion a la literatura tecnica en el area de circuitos y tecnologias. Junio 1981

Premio a la produccion cientifica UBA, 1996.

Miembro de la Academia de Ciencias de Nueva York, 1996.